

適合高效能及低功率處理器設計的  
合成技術

**Synthesis Techniques for  
High-Performance and Low-Power  
Processor Designs**

國立清華大學

資訊工程研究所

博士論文



研 究 生：郭武安 (Wu-an Kuo)

指導教授：吳中浩 (Allen C.-H. Wu)

黃婷婷 (TingTing Hwang)

中華民國九十五年六月